

組込み技術セミナー開催

FPGA/HDLセミナー

～デジタル回路設計ノウハウ～

当セミナーでは、デジタル機器開発において、「FPGAが使えないか？」という選択肢を持っていただくことが目的です。

是非とも設計にお役立て下さい。ご参加をお待ちしております。

内容	1.デジタル回路を実現する方法の紹介と、それら方法の長所と短所 2.HDLにおけるデジタル設計がどのようなものかのさわりとなるものを示す
日時	平成28年5月24日(火) 15:00-17:00
場所	佐世保情報産業プラザ2棟 別棟会議室 佐世保市崎岡町3068-9 (TEL)0956-20-5051
講師	天宮デザイン合同会社 代表 宮田悟史氏 (エンベデッドシステムスペシャリスト)
対象	・デジタル機器の開発に興味ある、もしくはデジタル機器の開発に携わる方 ・特にFPGAやHDL(ハードウェア記述言語)に興味がある方 ・業務・趣味で組み込み機器・マイコン・制御装置を扱われている方

定員
30名

参加費
無料

“夢”のデバイスFPGA

FPGA とは、「Field Programmable Gate Array」の略。

ユーザーが希望する論理機能を自分のPCを使って短期間で実現でき、しかも何度も書き換えが可能な、安価な夢のデバイスです。

【お申込み】

ホームページからお申込みいただけます。 <http://www.sasebo-jsp.jp>

FAXでお申込の場合は裏面に必要事項をご記入ください。 FAX:0956-39-2810

参加申込票

FAXはこちらから

佐世保情報産業プラザ管理事務所 行
(FAX 0956-39-2810)

FPGA/HDLセミナー 参加申込

会社名	
電話番号	
FAX番号	

No	部署名	役職名	氏名
1			
2			
3			